

Микросхема интегральная К1446ВГ5Т

К1446ВГ5Т - интегральная схема (ИС) электрически стираемого перепрограммируемого ПЗУ с однопроводным последовательным интерфейсом (1-Wire^{*}).

Назначение ИС: индивидуальный носитель информации для многократной записи в его память данных в цифровом формате, функциональный аналог микросхемы DS2502 (Dallas Semiconductor).

ИС может быть применена в системах доступа к оборудованию, персональным компьютерам, в качестве информационного адресного маркера в автоматизированных системах пожаротушения, в системах контроля потребления энергоресурсов и т.п.

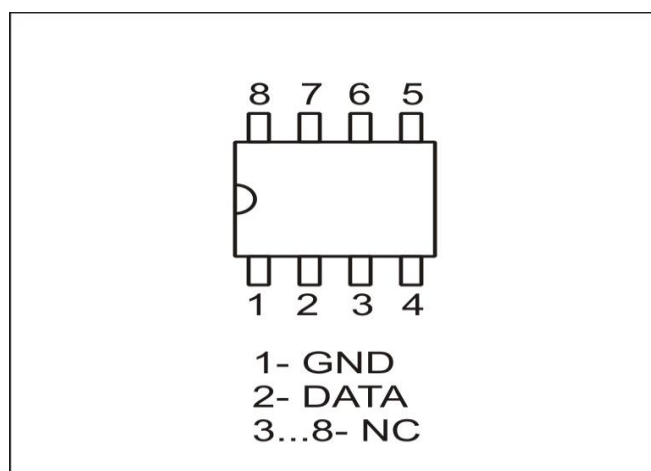
ТЕХНИЧЕСКИЕ ХАРАКТЕРИСТИКИ

Габаритные размеры:	_____	не более 5 x 6 x 1,4 мм
Масса:	_____	не более 0,1 г
Емкость ЭСППЗУ:	_____	1К ^{**}
Количество циклов записи:	_____	≤ 1 000000
Диапазон рабочих температур:	_____	-45°C...+85°C
Тип корпуса:	_____	4303.8-B (SO-8)

* - скорость передачи данных по интерфейсу 1-Wire до 16.3 Кбит/с.

** - 1024-битный EEPROM с организацией 4 страницы по 256 бит;

- отдельные 64-бита для серийного номера с возможностью однократной блокировки от записи;
- отдельные 64-бита памяти Status с флагами блокировки страниц от записи.



Назначение выводов ИС **К1446ВГ5Т**