



СДЕЛАНО
В РОССИИ

K9016BC01

двухканальное ядро
драйвера IGBT

Драйвер выполняет функции двухканального контроллера управления IGBT-модулями с гальванической трансформаторной развязкой, с возможностью защиты IGBT от превышения напряжения насыщения и от понижения напряжения в цепи питания

Особенности

- Драйвер предназначен для управления затвором IGBT с максимальным рабочим напряжением 1700 В;
- Максимально допустимый импульсный выходной ток драйвера не более 50 А;
- Максимальная выходная мощность – 6 Вт/канал;
- Функциональный аналог 2SC0435T «Power Integrations»;
- Категория качества – ОТК;

Основные параметры драйвера

Параметр	Величина
Напряжение питания, В	15,0±0,5
Ток потребления, мА	не более 1000
Максимальная выходная мощность, Вт /канал	6
Максимальная частота сигнала управления, кГц	100
Максимальный выходной импульсный ток, А	±50
Задержка включения, нс	100
Задержка выключения, нс	150
Время нарастания выходного сигнала, нс	50
Время спада выходного сигнала, нс	50
Напряжение изоляции, В	4000
Рабочий диапазон температур, °С	- 40...85
Габаритные размеры, мм	52x57x21

АО «Ангстрем»

124460 Россия, Москва, Зеленоград, площадь Шокина, дом 2, строение 3,

Тел: +7(499)720-84-44, +7(499) 720-80-36, +7(499) 731-49-06; Факс: +7(499)731-32-70

E-mail: general@angstrem.ru, ekb@angstrem.ru, market@angstrem.ru; Web: www.angstrem.ru



АНГСТРЕМ

двухканальное ядро
драйвера IGBT

Нумерация, обозначение и назначение выводов

Номер	Обозначение	Назначение выводов
1	VDC	Вход питания DCDC преобразователя
2	SO1	Выход сигнала ошибки канала 1
3	SO2	Выход сигнала ошибки канала 2
4	MOD	Вход выбора режима работы контроллера
5	TB	Вход установки времени блокировки
6	VCC	Вывод питания от источника напряжения
7	GND	Общий вывод
8	INA	Управляющий вход канала 1
9	INB	Управляющий вход канала 2
10	GND	Общий вывод
11	ACL1	Обратная связь для активного ограничения в канале 1
12	VCE1	Контроль Uce в канале 1
13	REF1	Вход установки порогового уровня схемы контроля VCE 1
14	COM1	Общая цепь вторичной стороны канала 1
15	VE1	Канал эмиттера 1
16	VISO1	Выход DC/DC – преобразователя канала 1
17	GH1	Управление затвором канала 1 высоким уровнем
18	GL1	Управление затвором канала 1 низким уровнем
19	ACL2	Обратная связь для активного ограничения в канале 2
20	VCE2	Контроль Uce в канале 2
21	REF2	Вход установки порогового уровня схемы контроля VCE 2
22	COM2	Общая цепь вторичной стороны канала 2
23	VE2	Канал эмиттера 2
24	VISO2	Выход DC/DC – преобразователя канала 2
25	GH2	Управление затвором канала 2 высоким уровнем
26	GL2	Управление затвором канала 2 низким уровнем





Функциональная схема

