

## Базовые характеристики

- иммунитет к отсутствию питания по входам и выходам;
- низкое значение тока потребления –  $I_{CC} < 1 \text{ мкA}$  при  $V_{CC}$  до 6,0 В и  $T = 25^\circ\text{C}$ ;
- широкий диапазон напряжений питания от 2,0 В до 6,0 В;
- устойчивость к статическому электричеству до уровней 2000 В (HBM);
- диапазон рабочих температур от  $-60^\circ\text{C}$  до  $+125^\circ\text{C}$ ;
- полностью соответствует функциональному аналогу микросхем 74HC1G53, 74HCT1G53.

## Информация для заказа

Таблица 1

Маркировка	Технические условия	Корпусное исполнение	Вид приёмки
K5570TH015-H53(HT53)/ An74H(HT)1G53T2		SOP-8	OTK
K5570TH015-H53(HT53)/ An74H(HT)1G53H4		бескорпусная	OTK

## Функциональное описание

Выполняют функцию схемы – аналоговый мультиплексор.

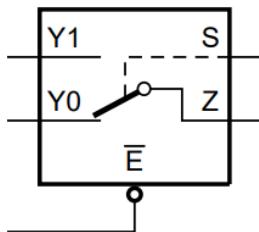


рисунок 1 – Схема функциональная

## Конфигурация выводов

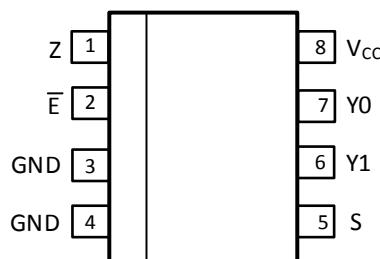


рисунок 2  
SOP-8

## Описание выводов

Таблица 2

Обозначение вывода	Используемые состояния		Функциональное назначение вывода
	Вход	Выход	
Z	Общий вход или выход		
~E	HL		Вход разрешения (активный по низкому уровню)
S	HLX	Вход выбора	
Y0	Первый независимый вход или выход		
Y1	Второй независимый вход или выход		
GND	Общий		
Vcc	Напряжение питания		

## Таблица истинности<sup>1)</sup>

Таблица 3

Вход		Каналы
S	~E	
L	L	Y0 в Z или Z в Y0
H	L	Y1 в Z или Z в Y1
X	H	Z (выключение)

- 1) H-высокий уровень;  
 L-низкий уровень;  
 X-безразличное состояние;  
 Z-высокоомпедансный режим в выключенном состоянии.

## Предельно-допустимые и предельные режимы эксплуатации

Таблица 4

Наименование параметра режима, единица измерения	Буквенное обозначение параметра	Предельно-допустимый режим		Предельный режим		Примечания
		не менее	не более	не менее	не более	
Напряжение питания, В	$U_{CC}$	2,0 4,5 <sup>1)</sup>	6,0 5,5 <sup>1)</sup>	-0,5	8	-
Напряжение, В:	$U$	-0,3	7,0	-0,5	8	-
- на выводах вход;		0	6,0/5,5 <sup>1)</sup>	-0,5	8	-
- на выводе $V_{CC}$						
Напряжение на выводах вход/выход и выход в состоянии «Выключено», В	$U_{I/OZ}$ $U_{OZ}$	-0,3	7,0	-0,5	8	-
Входное напряжение низкого уровня, В	$U_{IL}$	-0,3	0,3• $U_{CC}$ 0,8 <sup>1)</sup>	-	-	1
Входное напряжение высокого уровня, В	$U_{IH}$	0,7• $U_{CC}$ 2,0 <sup>1)</sup>	7,0	-	-	1
Постоянный входной ток на вывод, мА	$I_I$	-	-	-	20	-
Постоянный выходной ток на вывод, мА	$I_O$	-	12 для норм $U_{OL}$ и $U_{OH}$ таблицы 2а	-	20	-
Постоянный ток по выводам $U_{CC}$ и GND, мА	$I_{tot}$	-	36	-	50	-
Рассеиваемая мощность в нормальных климатических условиях, мВт	$P_{tot}$	-	100	-	150	-
Длительность нарастания и спада входных сигналов, нс, при $U_{CC} \geq 4,5$ В;	$t_{LH}$	-	6	-	300	-
$U_{CC} < 4,5$ В;	$t_{HL}$	-	10	-	300	-
Ёмкость нагрузки на каждом выходе, пФ	$C_L$	-	50	-	500	2

<sup>1)</sup> Для микросхем подгруппы An74HT

П р и м е ч а н и я

1 С учётом всех видов помех. Для схем с триггером Шмитта и входов компараторов уровней сигналов конкретные значения входных напряжений низкого  $U_{IL}$  и высокого  $U_{IH}$  уровня приводят в спецификации.

2 С учётом предельно-допустимой и предельной мощности рассеивания.

## Электрические параметры при приемке и поставке

Таблица 5

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра <sup>1)</sup>		Температура среды, °C	Примечания
		не менее	не более		
Выходное напряжение низкого уровня, В, при $U_{CC} = (4,5 \pm 0,05)$ В и $I_{OL} \leq 8$ мА,	$U_{OL}$	–	0,32	25±10	
при $U_{CC} = (6,0 \pm 0,06)$ В и $I_{OL} \leq 12$ мА,			0,4		
при $U_{CC} = (2,0 \pm 0,02)$ В и $I_{OL} \leq 50$ мкА,			0,1		
при $U_{CC} = (4,5 \pm 0,05)$ В и $I_{OL} \leq 8$ мА,			0,35		
при $U_{CC} = (6,0 \pm 0,06)$ В и $I_{OL} \leq 12$ мА,			0,45		
при $U_{CC} = (2,0 \pm 0,02)$ В и $I_{OL} \leq 50$ мкА,			0,1		
Выходное напряжение высокого уровня, В,	$U_{OH}$	4,0 5,4 $(U_{CC}-0,1)$ 3,9 5,3 $(U_{CC}-0,1)$	–	25±10	
при $U_{CC} = (4,5 \pm 0,05)$ В и $I_{OH} \leq 8$ мА,			–		
при $U_{CC} = (6,0 \pm 0,06)$ В и $I_{OH} \leq 12$ мА,			–		
при $U_{CC} = (2,0 \pm 0,02)$ В и $I_{OH} \leq 50$ мкА,			–		
при $U_{CC} = (4,5 \pm 0,05)$ В и $I_{OH} \leq 8$ мА,			–	минус 60 <sup>2)</sup>	
при $U_{CC} = (6,0 \pm 0,06)$ В и $I_{OH} \leq 12$ мА,			–	125	
при $U_{CC} = (2,0 \pm 0,02)$ В и $I_{OH} \leq 50$ мкА,			–		
Ток потребления, мкА,	$I_{CC}$	–	1,0	25±10	–
при $U_{CC} = (6,0 \pm 0,06)$ В, $U_{IH} = U_{CC}$ , $U_{IL} = 0$ В (GND)			10,0	минус 60 125	–
Увеличение тока потребления на один вход TTL, мкА	$\Delta I_{CC}$	–	200	25±10	
при $U_{CC} = (5,5 \pm 0,05)$ В, $U_{IH} \geq 3,4$ В			300	минус 60 125	1
Ток утечки высокого и низкого уровней на входе, мкА,	$I_{ILH}$ $I_{ILL}$	–0,1 –1,0	0,1	25±10	
при $U_{CC} = (6,0 \pm 0,06)$ В, $U_{IH} = U_{CC}$ , $U_{IL} = 0$ В (GND)			1,0	минус 60 125	–
Ток утечки высокого и низкого уровней на входе/выходе или выходе в состоянии «выключено», мкА,	$I_{OZH}$ $I_{OZL}$ $I_{I/OZH}$ $I_{I/OZL}$	–0,1 –1,0	0,1	25±10	
при $U_{CC} = (6,0 \pm 0,06)$ В, $U_{OZH} = U_{CC}$ , $U_{OZL} = 0$ В (GND)			1,0	минус 60 125	2
Ток утечки вывода (вход, выход, вход/выход) при превышении напряжения на выводе напряжения питания, мкА, при $U_{CC} = 0$ В (GND), $U_{I/O} \leq 6,0$ В	$I_{OFF}$	–	0,2	25±10	–
		–	2,0	минус 60 125	
Время задержки, нс	$t_D$	–	–	25±10	
при $U_{CC} = (4,5 \pm 0,05)$ В и $C_L \leq 50$ пФ <sup>2)</sup>			–	минус 60 125	3
Входная ёмкость, пФ	$C_I$	–	4	25±10	–
Ёмкость выхода и входа/выхода, пФ	$C_O$ $C_{I/O}$	–	5	25±10	–
Динамическая ёмкость входного буфера Н, пФ	$CDI$	–	1,5	25±10	–

---

Динамическая ёмкость выходного буфера, пФ	CDO	-	10,0	25±10	-
--	-----	---	------	-------	---

---

1) Гарантируется запасами норм при цеховом контроле в НУ;

2) С учетом паразитных ёмкостей.

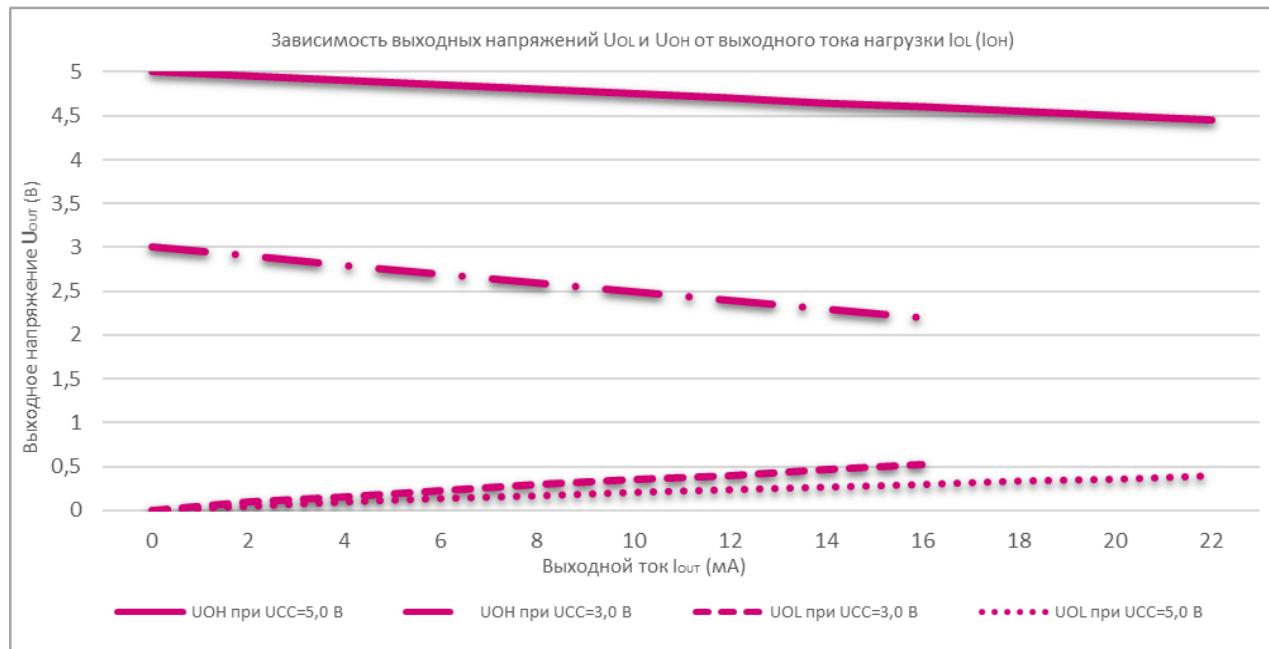
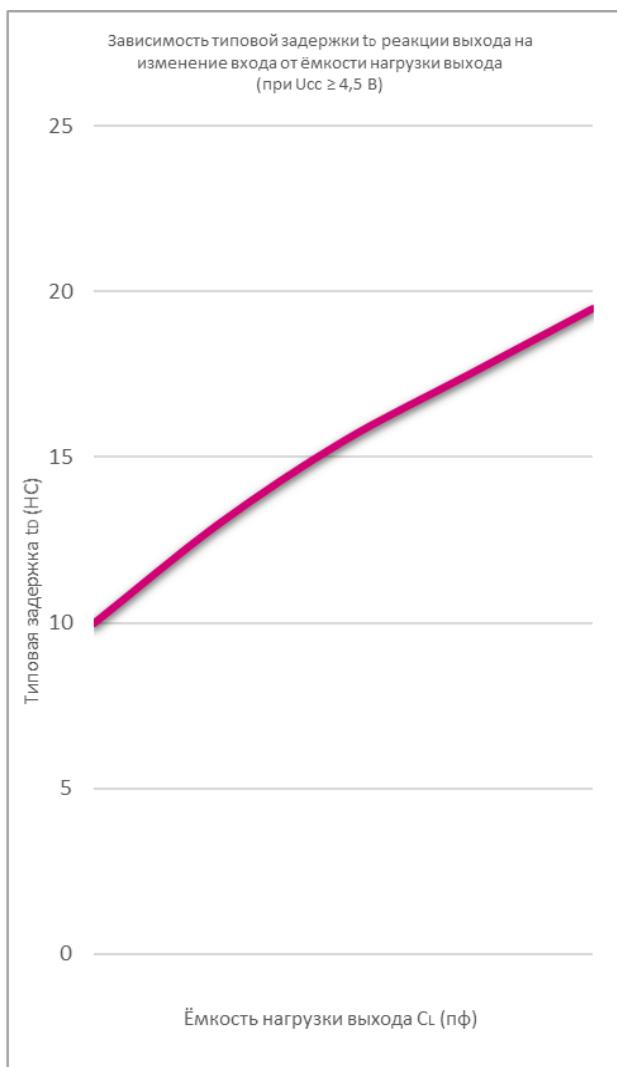
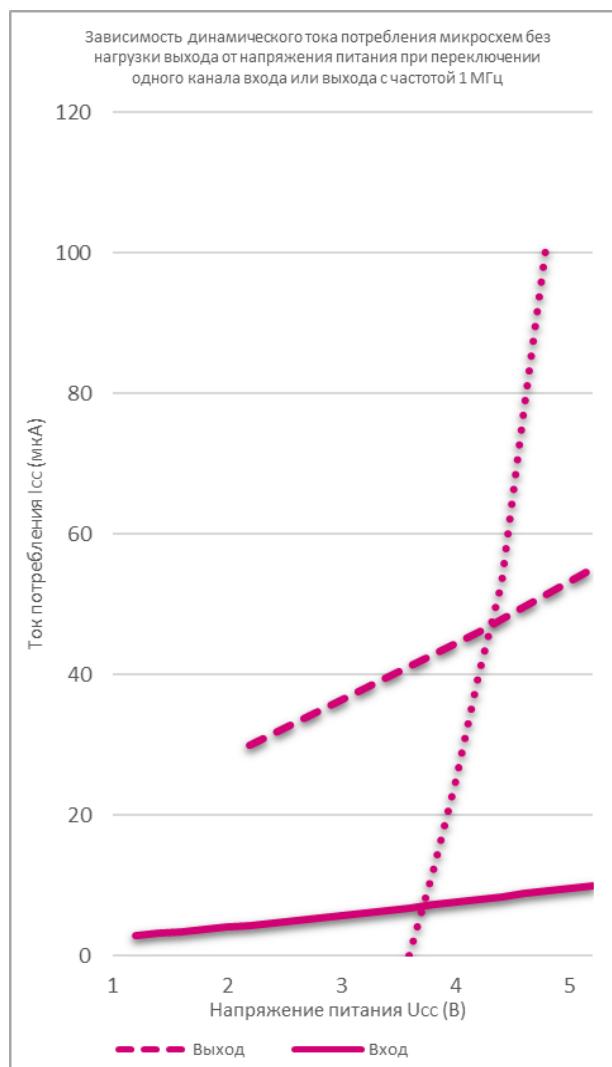
**П р и м е ч а н и я**

1 Для микросхем подгруппы An74НТ;

2 Для выходов (входов/выходов), имеющих состояние «выключено»;

3 Конкретные значения времени задержки приводят в спецификации. В спецификации могут устанавливаться другие динамические параметры с указанием метода контроля.

## Диаграммы





## Регистрация изменений

Таблица 6

Версия листовки	Дата выхода	Примечание	Заменяет
K5570ТН015-Н53(НТ53)	сентябрь 2024		