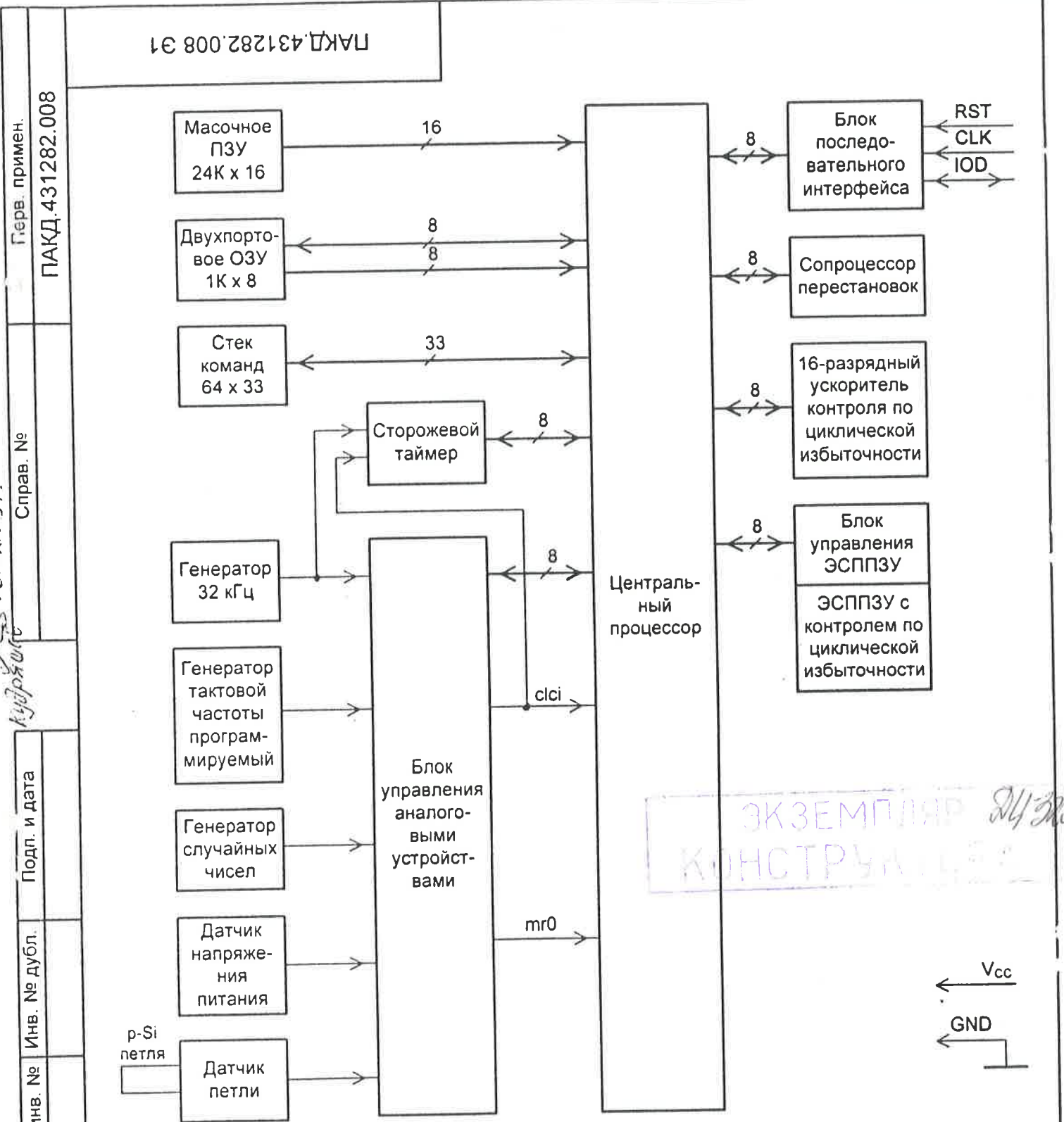


1. 511178 16.02.857.



ЭКЗЕМПЛЯР 24/30
КОНСТРУКТОР

Рисунок 1 - Структурная схема микросхем K5004BE2H4, K5004BE2H5, K5004BE2X, K5004BE2T.

Инв. № подл.	98291	Подп. и дата	16.03.85	Взам. инв. №	Инв. № дубл.	Подп. и дата	ПАКД.431282.008 Э1			
Изм.	Лист	№ докум.	Подп.	Дата	Микросхема интегральная Схема электрическая структурная			Лит	Масса	Масштаб
Разраб.	Басова	1.1.85	1.2.85							
Пров.	Бурмистров									
Т. контр.										
Н. контр.	Давидович	15.03.85						Лист 1	Листов 2	
Утв.	Хромышев	16.03.85								

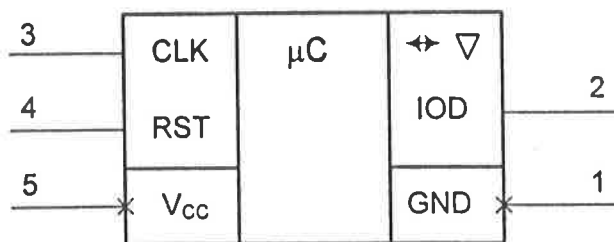


Рисунок 2 - Условное графическое обозначение для микросхем K5004BE2H4, K5004BE2H5.

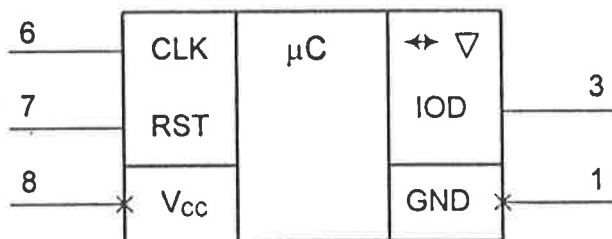


Рисунок 3 - Условное графическое обозначение для микросхем K5004BE2X.

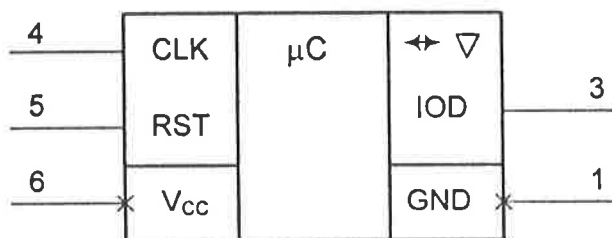


Рисунок 4 - Условное графическое обозначение для микросхем K5004BE2T.

Таблица назначения выводов

Номер контактной площадки микросхем K5004BE2H4, K5004BE2H5 (Рисунок 2)	Номер вывода (контактной площадки) микросхемы K5004BE2X (Рисунок 3)	Номер вывода микросхемы K5004BE2T (Рисунок 4)	Обозначение	Наименование
1	1	1	GND	Общий вывод
2	3	3	IOD	Двунаправленный сигнал данных
3	6	4	CLK	Вход сигнала тактовой частоты
4	7	5	RST	Вход сигнала сброса
5	8	6	Vcc	Вывод питания от источника напряжения

Примечания

- 1 Для микросхем K5004BE2X - выводы 2, 4, 5 не используются.
2 Для микросхем K5004BE2T - вывод 2 не используется.